# Murata BLM21PG221SN1D PDF

深例创唯电子有限公司

http://www.murata-ec.com



## BLM21PG221SN1#

#### "#"处为包装规格代号。







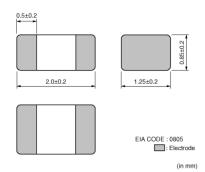
<型号(附包装代号)一览>

BLM21PG221SN1D BLM21PG221SN1J BLM21PG221SN1B



## 外观&形状







注:这张数据表有可能不是很新的。

- 1.The chip ferrite beads BLM series is designed to function nearly as a resistor at noise frequencies, which greatly reduces the possibility of resonance and leaves signal wave forms undistorted.

  BLM series is effective in circuits without stable ground lines because BLM series does not need a connection to ground.
- 2.The nickel barrier structure of the external electrodes provides excellent solder heat resistance.
- 3.BLM\_P series can be used in high current circuits due to its low DC resistance. It can match power lines to a maximum of 6A DC.



其他用途

For general



### 包装信息

| 包装 | 规恪      | 超小订购单位 |
|----|---------|--------|
| D  | 180mm纸带 | 4000   |
| J  | 330mm纸带 | 10000  |
| В  | 散装袋     | 1000   |

在1/3页

#### 注意

- 1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更,或若其中产品停产,请在订购时确认,恕不另行通知。
- 2. 本目录因没有足够的空间说明详细规格,仅载明标准规格。因此,在订购产品之前,谨请核准其规格或者办理产品规格表。



URL: https://www.murata.com/

作成日期: 2019/08/28



## BLM21PG221SN1#

### "#"处为包装规格代号。



| 形状              | SMD          |
|-----------------|--------------|
| 尺寸代码(单位为mm)     | 2012         |
| 长度              | 2.0mm        |
| 长度公差            | ±0.2mm       |
| 宽度              | 1.25mm       |
| 宽度公差            | ±0.2mm       |
| 厚度              | 0.85mm       |
| 厚度公差            | ±0.2mm       |
| 阻抗(at 100MHz)   | 220Ω         |
| 阻抗(at 100MHz)公差 | ±25%         |
| 额定电流(at 85℃)    | 2A           |
| 额定电流(at 125℃)   | 1.25A        |
| 直流电阻(max)       | 0.045Ω       |
| 工作温度范围          | -55℃ to 125℃ |
| 质量(标准值)         | 0.01g        |
| 电路数目            | 1            |

在2/3页

- 1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更,或若其中产品停产,请在订购时确认,恕不另行通知。 2. 本目录因没有足够的空间说明详细规格,仅载明标准规格。因此,在订购产品之前,谨请核准其规格或者办理产品规格表。

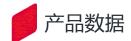


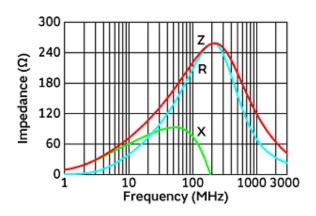
URL: https://www.murata.com/

作成日期: 2019/08/28

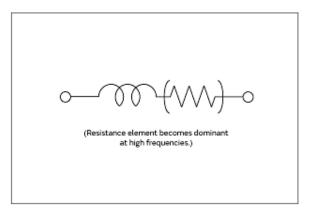
## BLM21PG221SN1#

#### "#"处为包装规格代号。





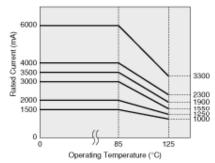
阻抗-频率特性



等效电路

In operating temperature exceeding +85°C, derating of current is necessary for BLM21PG series. Please apply the derating curve shown in chart according to the operating temperature.

Derating of Rated Current



额定电流降低

在3/3页

- 1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更,或若其中产品停产,请在订购时确认,恕不另行通知。 2. 本目录因没有足够的空间说明详细规格,仅载明标准规格。因此,在订购产品之前,谨请核准其规格或者办理产品规格表。



URL: https://www.murata.com/

作成日期: 2019/08/28